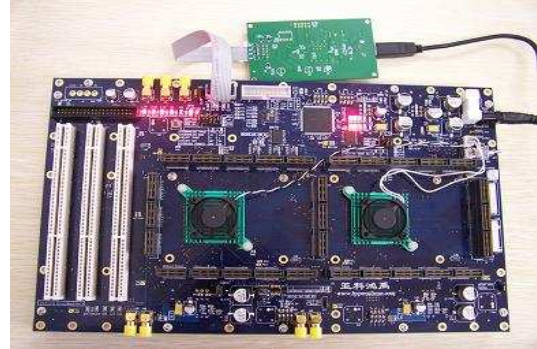


## StarFire-2D530 SOC/IP FPGA原型验证板

StarFire系列FPGA原型验证板是为各类数字电路设计提供快速原型验证的平台，同时也是软硬件协同开发的有力工具，能够为用户极大地缩短SOC/IP和FPGA的开发周期。

StarFire-2D530系列验证板以两片Altera公司StratixIV芯片EP4SE530F1760 (兼容EP3SE340F1760/EP4SE680F1760)为核心，支持多达1060万(680万/1360万)逻辑门的设计验证。两片FPGA之间互联信号高达760根，特别适用于各种超大规模的通信、多媒体和消费类SOC/IP的原型验证和各类算法实现。StarFire-2D530可以外接各种扩展子板，多块StarFire-2D530验证板可以灵活堆叠，使验证容量和功能大大提升。



### 技术特征:

- 两片 Altera StratixIV(EP4SE530/EP4SE680)FPGA，满足至少 1060 万 ASIC 门的设计验证
- 可选的 SODIMM 内存扩展插槽，为用户提供强大的板载 Memory 解决方案，涵盖 SDRAM, DDR, MobileDDR, DDRII 等一系列的常用内存标准，最高工作时钟频率 400MHZ。
- 两片 FPGA 之间互联信号 760 根，支持 AXI/APB/AHB 总线标准，为超大规模 SOC 验证提供目前市场最多的互连信号
- 通用可扩展 IO 数量 480 根，灵活扩展各种功子卡
- 两块或更多块板可以通过扩展接口层叠，以满足更高容量需求
- 阻抗控制的 26 层 PCB 板，确保板上信号频率至少 166MHz
- 采用 SAMTEC 公司高速连接器，保证高速子板扩展
- 每个 BANK 信号可配置为 LVTTTL/SSTL18/SSTL25/LVDS 等不同的信号标准
- 4 个晶振插座提供时钟输入
- 4 个同轴 SMA 接口可提供高速输入输出
- 多个高端电源模块为整板及扩展子板提供稳定的电源供给
- CPLD 控制两片或更多片 FPGA 的配置
- 风扇接口可连接两个冷却风扇
- ISO9000 生产流程控制，机械加固

### 处理器支持:

支持 Tensilica™ 系列处理器

- 所有 Tensilica 处理器都可以被非常容易的集成运行于 StarFire-DARM530 上
  - ◆ 通用 CPU: Diamond 106, 108, 212GP, 232L
  - ◆ 多媒体 DSP: Diamond 330HIFI Audio DSP 和 Diamond 388 VDD DSP
  - ◆ 通用基带 DSP: Diamond 545CK
- 处理器自带的 AMBA 总线桥 (AHB,AXI),可支持 AMBA 总线的 SOC 设计和仿真
- 配合 Xplorer IDE 可以运行基本硬件测试程序和多种算法程序

北京亚科鸿禹科技有限公司

北京市海淀区北太平庄路甲 1 号集贤写字楼 411 室 电话: 10-82071363 Email: hypersilicon@hypersilicon.com

北京亚科鸿禹科技有限公司上海办事处

上海市漕宝路 103 号自动化仪表城 1203 室 电话: 21-64831648

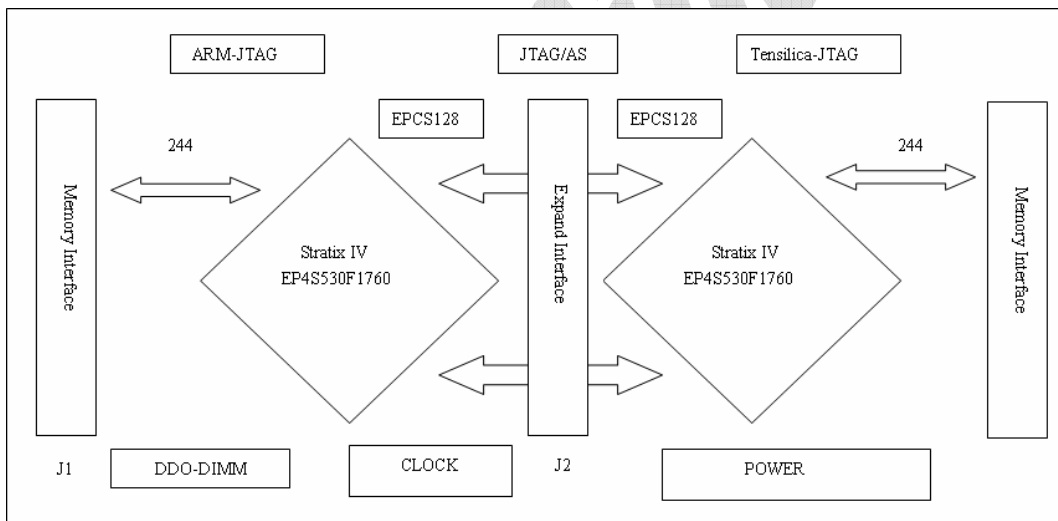
[Http://www.hypersilicon.com](http://www.hypersilicon.com)

## StarFire-DARM530 SOC/IP FPGA原型验证板

### 可扩展标准子板:

- DDR SODIMM 子板
- DDR 存储器子板
- SDRAM 子板
- SRAM 子板
- NOR FLASH 子板
- NAND FLASH 子板
- 视频模拟输入输出子板
- 音频模拟输入输出子板
- HDMI 视频输入子板
- LCD 接口子板
- CCD/CMOS 接口子板
- DVI 输入/输出子板
- UART 接口子板
- 100M 以太网 PHY
- USB1.1/2.0/OTG PHY 子板
- USB 接口子板
- PS2 接口子板
- TS 码流输入输出接口子板

### 系统示意框图:



### 配置信息:

型号	FPGA 数	FPGA 型号	处理器支持
StarFire-2D680	2	Stratix4SE680F1760C4	任意可综合的处理器核
StarFire-2D680C3	2	Stratix4SE680F1760C3	任意可综合的处理器核
StarFire-2D680C2	2	Stratix4SE680F1760C2	任意可综合的处理器核
StarFire-2D530	2	Stratix4SE530F1760C4	任意可综合的处理器核
StarFire-2D530C3	2	Stratix4SE530F1760C3	任意可综合的处理器核
StarFire-2D530C2	2	Stratix4SE530F1760C2	任意可综合的处理器核
StarFire-2D340	2	Stratix4SE340F1760C4	任意可综合的处理器核
StarFire-2D340C3	2	Stratix4SE340F1760C3	任意可综合的处理器核
StarFire-2D340C2	2	Stratix4SE340F1760C2	任意可综合的处理器核

备注: 欢迎StarFire-DARM子板定制, 欢迎按需订制系统原型板。 版权所有。HY-FPGA Version Preliminary, 2009.6

北京亚科鸿禹科技有限公司

北京市海淀区北太平庄路甲1号集贤写字楼411室 电话: 10-82071363 Email: hypersilicon@hypersilicon.com

北京亚科鸿禹科技有限公司上海办事处

上海市漕宝路103号自动化仪表城1203室 电话: 21-64831648

[Http://www.hypersilicon.com](http://www.hypersilicon.com)